

Intitulé	Ingénieur Test ATE
Equipe	Instrumentation-Test-Characterisation (ICT)
DATE	Décembre 2021

COMPANY

MICROOLED (www.microoled.net) , société à taille humaine basée sur le campus d'innovation Minatec à Grenoble conçoit, fabrique et commercialise des écrans miniatures OLED à haute résolution et très faible consommation d'énergie pour les applications mobiles proches de l'œil. Grâce à sa technologie exclusive, et aux caractéristiques uniques de ses composants, Microoled adresse aussi bien les marchés de la Défense, du Médical et du Grand Public.

En constante croissance, nous recherchons aujourd'hui un Ingénieur Test et Caractérisation électro-optique pour notre département Développement Produit, passionné par les nouvelles technologies et désireux de travailler dans un environnement dynamique et collaboratif.

MISSION

Sous la responsabilité du manager de l'équipe Instrumentation-Test-Characterisation, vous avez pour mission principale le développement de tests et de moyens de test électro-optiques de micro-écrans OLED, en fabrication sur plaques de silicium (wafer) et après assemblage unitaire sur circuit imprimé.

Dans le cadre de cette mission, vous avez pour mission la définition (luminance, consommation, continuité, etc.), le développement (C++) et l'optimisation des tests électro-optiques sur équipement de type prober + testeur (V93000, DxV, etc.). Vous participez à l'élaboration de la stratégie et des spécifications de test (choix des paramètres à mesurer, couvertures des tests, mise en place des limites, proposition de structures de test à embarquer niveau design, etc.). Vous participez à la conception des cartes à pointes de test ainsi qu'à leur validation sur wafer. Vous développez les tests électriques en C++ dans un environnement unison et les tests optiques permettant la détection de défauts sur les écrans (pixels morts, pixels brillants, lignes/colonnes, etc.).

Vous êtes donc amené à piloter des systèmes optiques équipés de caméra, à gérer des protocoles de communication type I2C ou SPI, et à effectuer/sous-traiter du traitement d'images. Vous effectuez le suivi des développements et modifications des programmes sous Git. Vous effectuez les études de corrélation entre wafers/lots pour validation et ajustement des programmes de test. Vous utilisez votre compréhension de ces tests pour effectuer l'analyse des résultats en continu et permettre ainsi la poursuite rapide du flow de production notamment en Asie. Vous interagissez avec l'équipe filière dans le cadre du suivi des rendements des produits.

Vous représentez la première ligne de support à la production pour les activités de tests sur silicium et sur circuit imprimé. A ce titre, vous intervenez directement sur les systèmes prober-testeur et bancs de test final composés de spectromètre et/ou spectrophotomètre et de carte électronique de pilotage des micro-écrans OLED à Grenoble. Vous vous rendez disponible à distance pour le support de nos partenaires et sous-traitants en Asie. Vous formez les opérateurs et leurs fournissez les modes opératoires associés.

Vous faites évoluer en étroite collaboration avec l'équipe industrialisation les systèmes de test actuels, voire vous en concevez des nouveaux. Vous rédigez Les cahiers des charges, démarchez les sous-traitants et vous gérez la relation avec les fournisseurs en question. Vous assurez le transfert de ces développements vers l'industrialisation et la production en interne et en sous-traitance. Vous veillez à la réduction des coûts produits grâce à une couverture de test optimale et une détection au plus tôt des défauts dans le flux de fabrication du produit. Vous optimisez les temps de test produits et assurez la capacité de test nécessaire par rapport au besoin. Vous assurez la veille technologique nous permettant d'être à l'état de l'art du test dans le milieu du micro-écran.

Vous êtes ouvert à l'idée de vous déplacer de manière ponctuelle en Asie, dans le cadre du suivi de l'installation d'équipements de test ou pour rencontrer nos sous-traitants.

PROFIL

- Diplôme d'ingénieur ou équivalent en génie électrique ou dans un domaine similaire avec 3 à 5 ans d'expérience minimum dans l'industrie des semiconducteurs, idéalement dans le domaine du test de semiconducteurs au niveau wafer.
- De l'expérience sur un système prober/testeur type TEL/DxV serait un plus considérable.
- Vous avez de bonnes bases dans un langage de programmation textuel, idéalement le C++.
- Des bases en mesures optiques et acquisition d'images seraient un plus.
- Des bases en reconnaissance/détection de défauts automatique sur wafer seraient un plus.
- Vous êtes reconnu pour votre rigueur et votre capacité d'organisation.
- Vous appréciez le travail d'équipe et savez travailler dans des environnements multiculturels.
- La maîtrise de l'anglais est indispensable pour le poste.
- Des bases en gestion de projet seraient un plus.

Si vous êtes motivé par ce challenge, n'hésitez pas à nous envoyer votre lettre de motivation et CV